



Docket No. W&B-INF-1892

I hereby certify that this correspondence is being deposited with the United States Postal Service with sufficient postage as first class mail in an envelope addressed to: Commissioner for Patents, Alexandria, VA 22313 20231.

By: 

Date: November 5, 2003

IN THE UNITED STATES PATENT AND TRADEMARK OFFICE

Applic. No. : 10/675,433  
Applicant : Andreas Jakobs et al.  
Filed : September 30, 2003  
Art Unit : to be assigned  
Examiner : to be assigned

Docket No. : W&B-INF-1892  
Customer No.: 24131

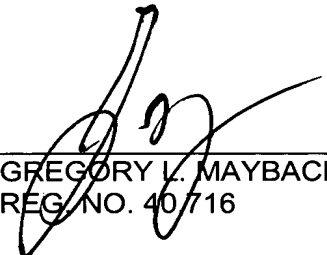
CLAIM FOR PRIORITY

Hon. Commissioner for Patents,  
Alexandria, VA 22313-1450  
Sir:

Claim is hereby made for a right of priority under Title 35, U.S. Code, Section 119, based upon the German Patent Application 102 45 546.5 filed September 30, 2002.

A certified copy of the above-mentioned foreign patent application is being submitted herewith.

Respectfully submitted,

  
\_\_\_\_\_  
GREGORY L. MAYBACK  
REG. NO. 40/716

Date: November 5, 2003

Lerner and Greenberg, P.A.  
Post Office Box 2480  
Hollywood, FL 33022-2480  
Tel: (954) 925-1100  
Fax: (954) 925-1101

/mjb

# BUNDESREPUBLIK DEUTSCHLAND



## Prioritätsbescheinigung über die Einreichung einer Patentanmeldung

**Aktenzeichen:** 102 45 546.5

**Anmeldetag:** 30. September 2002


**Anmelder/Inhaber:** Infineon Technologies AG, München/DE

**Bezeichnung:** Pseudostatische Speicherschaltung

**IPC:** G 11 C 11/406

Die angehefteten Stücke sind eine richtige und genaue Wiedergabe der ursprünglichen Unterlagen dieser Patentanmeldung.

München, den 2. September 2003  
Deutsches Patent- und Markenamt  
Der Präsident  
Im Auftrag



Letang

## Beschreibung

## Pseudostatische Speicherschaltung

Die Erfindung betrifft eine Speicherschaltung, insbesondere  
5 eine pseudostatische Speicherschaltung. Die Erfindung be-  
trifft weiterhin ein Verfahren zum Betreiben einer Speicher-  
schaltung.

---

Pseudostatische Speicherschaltungen werden beispielsweise in  
Low-Power-Applikationen für zukünftige Mobiltelefone genutzt.  
10 In diesen Mobiltelefonen ist eine große Anzahl von Funktionalitäten realisiert, die einen hohen Speicherbedarf haben.  
Dieser hohe Speicherbedarf entsteht beispielsweise durch Video- oder Bilderdarstellungen sowie durch die Internetfähigkeit.

15 Bisher werden, um den Speicherbedarf zu decken, in diesen Geräten SRAMs (statische Speicher) eingesetzt.

SRAMs haben einen vergleichsweise hohen Stromverbrauch und werden zukünftig durch so genannte pseudostatische Speicher (PSRAM) ersetzt. Ein PPSRAM ist ein DRAM-Speicher, der wie ein  
20 statischer Speicher betrieben wird. PPSRAMs weisen bei gleicher Speicherdichte eine viel kleinere Chipfläche auf und benötigen darüber hinaus zum Speichern von Daten weniger elektrische Energie.

Daher war es Ziel, PPSRAMs so zu entwickeln, dass diese die  
25 SRAMs, wie sie in heutigen Systemen eingesetzt werden, ersetzen können. Vorzugsweise soll dabei die Systemumgebung (Interfaces, Signalkonfigurationen) unverändert bleiben, so dass aufwendige Anpassungen vermieden werden können.

Da pseudostatische Speicher auf DRAM-Architekturen basieren,  
30 d.h. sie weisen dynamische Speicherzellen auf, müssen die Speicherzellen zum Erhalt der Speicherinformation wie bei ei-

nem normalen DRAM-Speicher aufgefrischt werden. Bei herkömmlichen DRAM-Speichern wird dieser Auffrischvorgang von der Systemumgebung und nicht von dem DRAM-Speicher gesteuert. Bei herkömmlichen SRAMs ist dies nicht der Fall. Aus diesem Grunde müssen PSRAMs eine eigene Auffrischeinheit besitzen, mit der die Speicherzellen des PSRAMs selbstständig aufgefrischt werden können, um die Speicherinformationen zu erhalten.

---

Darüber hinaus muss eine Auffrischsteuerung vorgesehen sein, die gewährleistet, dass keine Kollision zwischen einem intern generierten Auffrischzugriff und einem externen Schreib-/Lesezugriff auftritt. Die Auffrischsteuerung muss außerdem sicherstellen, dass ein interner Auffrischvorgang keine Einschränkung der Funktionalität bewirkt. Das Auffrischen sollte für den Anwender bzw. für die Systemumgebung unsichtbar sein, d.h. nicht durch eine Einschränkung der Funktionalität bewirkt werden.

Eine solche Auffrischsteuerung ist jedoch nur mit Einschränkungen möglich, weil üblicherweise bestimmte SRAM-Zugriffe möglich sind, die zwangsläufig eine Verletzung der Auffrischperiode nach sich ziehen. Die Auffrischperiode bestimmt sich aus der Anzahl der Zellen und der Architektur des Speichers und bestimmt, in welcher Zeit eine Speicherzelle wieder aufgefrischt werden muss, damit die darin gespeicherte Information nicht verloren geht.

Damit sich also ein PSRAM wie ein SRAM verhält, kann eine Auffrischanforderung nur dann bedient werden, wenn es eine Einschränkung bezüglich der vom Anwender bzw. von der Systemumgebung initiierten Lese-/Schreibzugriffe gibt. Im Normalbetrieb kann ein Auffrischen nur dann ausgeführt werden, wenn die Speicherschaltung deselektiert ist. Eine Speicherschaltung ist gewöhnlich deselektiert, wenn keine Lese- und Schreibzugriffe auf die Speicherschaltung vorgenommen werden. Das Auswählen der Speicherschaltung erfolgt üblicherweise über ein Speicherauswahlsignal.

- Wird die Speicherschaltung länger aktiv gehalten, d.h. selektiert, ergibt sich folgendes Problem: Nach Ablauf der Auffrischperiode wird eine Auffrischanforderung an die Steuerung des PSRAM ausgegeben. Diese kann jedoch nicht bearbeitet werden, weil die Speicherschaltung noch aktiv ist, d.h. es läuft ein Zugriff, oder es kann jederzeit ein Zugriff gestartet werden, der nicht durch einen Auffrischzugriff unterbrochen werden darf. Nach Ablauf einer weiteren Auffrischperiode erfolgt eine weitere Auffrischanforderung, die ebenfalls nicht
- 
- 10 abgearbeitet werden kann, solange die Speicherschaltung selektiert ist. Das bedeutet, es kann zur Aufsummierung von Auffrischanforderungen kommen. In der Zwischenzeit droht ein Informationsverlust, da einige oder alle Speicherzellen ihre Informationen verlieren können.
- 15 Wird dann die Speicherschaltung deselektiert, können möglicherweise nicht alle Auffrischanforderungen bearbeitet werden, bevor ein erneuter Schreib-/Lesezugriff gestartet wird. Die Folge ist wieder, dass die Auffrischvorgänge nicht mit der erforderlichen Auffrischperiode ausgeführt werden, und es
- 20 somit zum Datenverlust kommt.

PSRAMs sind also nur unter bestimmten Einschränkungen zu SRAMs kompatibel. D.h., es ergibt sich ein Nachteil für PSRAMs, weil diese nicht in allen Systemen ohne zusätzlichen technischen Aufwand einsetzbar sind.

- 25 Bisher wurde dieses Problem umgangen, indem bestimmte zusätzliche Restriktionen (Timing-Parameter) in den Spezifikationen für PSRAMs definiert werden. Wenn diese Restriktionen eingehalten werden, ist garantiert, dass der in dem PSRAM befindliche DRAM-Speicher in regelmäßigen Abständen aufge-
- 30 frischt wird, so dass keine Informationen verloren gehen. Solche Restriktionen können beispielsweise die maximale Zeit, in der die Speicherschaltung selektiert ist, die Zeit, innerhalb der ein Adresswechsel mit neuer Zeilenadresse stattge-

funden haben muss und die Mindestzeit für ein aktives Schreibsignal sein.

Es ist Aufgabe der vorliegenden Erfindung, eine verbesserte Speicherschaltung zur Verfügung zu stellen, bei der von dem  
5 Anwender bzw. der Systemumgebung keine Restriktionen eingehalten werden müssen.

---

Diese Aufgabe wird durch die Speicherschaltung nach Anspruch 1 sowie durch das Verfahren zum Betreiben einer solchen Speicherschaltung nach Anspruch 9 gelöst.

---

10 Erfindungsgemäß ist eine Speicherschaltung, insbesondere eine pseudostatische Speicherschaltung, die über ein Speicherauswahlsignal selektierbar ist, vorgesehen. Die Speicherschaltung weist Speicherbereiche und eine Steuerschaltung auf, um einen Speicherbereich der Speicherschaltung gemäß einem Auf-  
15 frischenanforderungssignal aufzufrischen. Die Steuerschaltung führt in einem ersten Betriebsmodus ein Auffrischen des Speicherbereiches an einer Auffrischadresse nach Empfangen des Auffrischanforderungssignals durch Generieren eines Auffrischsignals durch, wenn die Speicherschaltung deselektiert  
20 ist oder wenn bei Selektierung der Speicherschaltung durch das Speicherauswahlsignal der Zugriff auf den Speicherbereich vor dem Generieren eines weiteren Auffrischanforderungssignals beendet ist. Die Steuerschaltung unterbricht in einem zweiten Betriebsmodus ein Zugreifen auf den Speicherbereich  
25 zum Schreiben und Auslesen von Daten und führt ein Auffrischen des Speicherbereiches durch Generieren eines Auffrischsignals durch, wenn die Speicherschaltung selektiert ist und vor Beenden des Zugreifens auf den Speicherbereich ein weiteres Auffrischanforderungssignal empfangen wird.

30 Die Steuerschaltung für die Speicherschaltung sieht also vor, dass zwei Betriebsarten unterschieden werden können. In der ersten Betriebsart wird eine Auffrischanforderung erst dann bedient, wenn die Speicherschaltung deselektiert ist oder ein

Zugriff gestartet wird, der ein Abarbeiten eines Auffrischzugriffs ohne Einschränkung auf den normalen Schreib-/Lesebetrieb erlaubt.

Wird die Speicherschaltung innerhalb einer Auffrischperiode  
5 nicht deselektiert und ist der Zugriff auf den Speicherbereich noch im Gange, kann auch kein Auffrischen ausgeführt werden. Sobald ein zweites Auffrischanforderungssignal auf-

läuft, schaltet die Steuerschaltung in den zweiten Betriebs-

modus um. Nun wird unabhängig vom aktuellen Zugriff ein Auf-  
10 frischvorgang eingefügt. D.h., ein aktueller Zugriff wird unterbrochen und ein Auffrischen des jeweiligen Speicherbereiches durchgeführt. In den ersten Betriebsmodus wird zurückgekehrt, wenn die aufgelaufenen Auffrischanforderungen gemäß  
dem Auffrischanforderungssignal und dem weiteren Auffrischan-  
15 forderungssignal abgearbeitet wurden.

Auf diese Weise ist es möglich, eine Speicherschaltung zur Verfügung zu stellen, die ohne Restriktionen bezüglich des Timings betrieben werden kann. Wird die Speicherschaltung nämlich so betrieben, dass Auffrischanforderungen im Wesent-  
20 lichen zeitnah zu einem eingehenden Auffrischanforderungssignal abgearbeitet werden können, so arbeitet die Speicherschaltung im Normalbetrieb. In einen langsamen Modus, das ist der zweite Betriebsmodus, wird die Speicherschaltung über-  
führt, wenn die Zugriffe auf die Speicherschaltung derart  
25 sind, dass zwischen den einzelnen Zugriffen auf die Speicherschaltung kein Auffrischvorgang vorgenommen werden kann.

Auffrischvorgänge können in der Regel zwischen Schreib- bzw. Lesezugriffe eingeschoben werden, wenn ein Wechsel der Zeilenadresse vorgenommen wird. Nicht möglich ist ein Einschie-  
30 ben von Auffrischvorgängen, wenn die Zugriffe auf Speicherzellen innerhalb einer Zeile, d.h. innerhalb einer Wortleitung, erfolgt.

Es kann vorgesehen sein, dass die Steuerschaltung eine Auffrischschaltung umfasst, um Speicherbereiche an vorgegebenen Auffrischadressen abhängig von dem Auffrischsignal zum Erhalt der gespeicherten Informationen aufzufrischen.

- 5 Vorzugsweise ist vorgesehen, dass die Steuerschaltung einen Auffrischanforderungszähler, der durch das Auffrischanforderungssignal inkrementierbar ist und eine Auffrischsteuerschaltung aufweist, um abhängig von dem Zählerstand des Auffrischanforderungszählers das Auffrischsignal zu generieren.
- 

- 10 Das Auffrischanforderungssignal wird vorzugsweise von einer Auffrischanforderungsschaltung, die mit dem Auffrischanforderungszähler verbunden ist, zu vorgegebenen Zeiten generiert. auf diese Weise können die Auffrischvorgänge in regelmäßigen zeitlichen Abständen angefordert werden.

- 15 Die Auffrischsteuerschaltung generiert ein Auffrischsignal, wenn ein Auffrischanforderungssignal empfangen wurde und die Speicherschaltung deselektiert ist oder bei Selektierung der Speicherschaltung durch das Speicherauswahlsignal während eines Zugreifens auf die Speicherschaltung ein Auffrischen des Speicherbereiches an einer Auffrischadresse möglich ist. Ein Auffrischsignal wird ebenfalls generiert, wenn die Speicherschaltung selektiert ist und vor Beenden des Zugreifens auf den Speicherbereich ein weiteres Auffrischanforderungssignal empfangen wird.

- 25 Vorzugsweise ist der Auffrischanforderungszähler geeignet, um ein erstes Auffrischzählersignal und ein zweites Auffrischzählersignal an die Auffrischsteuerschaltung zu senden. Das erste Auffrischzählersignal gibt an, wenn ein Auffrischanforderungssignal vom Auffrischanforderungszähler empfangen wurde. Das zweite Auffrischzählersignal wird generiert, wenn ein weiteres Auffrischanforderungssignal im Auffrischanforderungszähler empfangen wurde. Der Auffrischanforderungszähler generiert also ein erstes und ein zweites Auffrischzählersig-



nal, die der Anzahl von noch nicht abgearbeiteten Auffrischanforderungssignalen entsprechen.

Vorzugsweise entspricht der Speicherbereich einer oder mehrerer Wortleitungen der Speicherschaltung. Während zwischen  
5 Zugriffen auf Speicherzellen, die innerhalb einer Wortleitung liegen, kein Auffrischvorgang möglich ist, so ist bei Zugriffen auf Speicherzellen, bei der die Wortleitung gewechselt wird, ein Auffrischen an einer anderen Wortleitungsadresse  
möglich.

10 Gemäß einem weiteren Aspekt der vorliegenden Erfindung ist ein Verfahren zum Betreiben einer Speicherschaltung vorgesehen. In einem ersten Betriebsmodus wird dabei ein Auffrischen eines Speicherbereiches an einer Auffrischadresse nach Empfangen eines Auffrischanforderungssignals durchgeführt. Der  
15 erste Betriebsmodus wird unter der Bedingung eingenommen, wenn die Speicherschaltung deselektiert ist oder wenn bei einem Auswählen der Speicherschaltung das Zugreifen auf den Speicherbereich vor dem Empfangen eines weiteren Auffrischanforderungssignals beendet wird. In einem zweiten Betriebsmodus wird ein Zugreifen auf den Speicherbereich zum Schreiben und Auslesen von Daten unterbrochen und ein Auffrischen des  
20 Speicherbereiches durchgeführt, wenn die Speicherschaltung selektiert ist und vor Beenden des Zugreifens auf den Speicherbereich nach einem Auffrischanforderungssignal ein weiteres Auffrischanforderungssignal empfangen wird.  
25

Eine bevorzugte Ausführungsform der Erfindung wird im Folgenden anhand der beigefügten Zeichnung näher erläutert. Es zeigen:

Fig. 1 schematisch eine bevorzugte Ausführungsform einer erfindungsgemäßen Speicherschaltung;  
30 Fig. 2 ein Signal-Zeit-Diagramm, das die Bedingung beim Übergang auf den zweiten Betriebsmodus darstellt;

Fig. 3 ein Signal-Zeit-Diagramm, das die Bedingung beim Übergang von dem zweiten auf den ersten Betriebsmodus ohne Wortleitungsadresswechsel darstellt;

Fig. 4 ein Signal-Zeit-Diagramm, das die Bedingung beim Übergang von dem zweiten auf den ersten Betriebsmodus darstellt mit Wortleitungsadresswechsel; und

Fig. 5 ein Flussdiagramm zur Veranschaulichung des erfindungsgemäßen Verfahrens.

---

Die Speicherschaltung weist eine Steuerschaltung 1 und ein Speicherzellenfeld 2 auf, das in Speicherbereiche 3 unterteilt ist. Das Speicherzellenfeld 2 weist dynamische Speicherzellen (nicht gezeigt) auf, die in regelmäßigen Zeitabständen aufgefrischt werden müssen, damit durch Leckströme die Ladung der in den Speicherzellen enthaltenen Speicherkapazitäten nicht abfließen und somit ein Informationsverlust auftritt.

Das Auffrischen der Speicherzellen wird mit Hilfe einer Auffrischschaltung 4 vorgenommen, die mit dem Speicherzellenfeld 2 verbunden ist. Die Auffrischschaltung 4 ist mit einem Auffrischadressengenerator 5 verbunden, der die Auffrischadressen, die den Speicherbereich angeben, der aufgefrischt werden soll, generieren. Erhält die Auffrischschaltung 4 über eine Auffrischsignalleitung 6 das Auffrischsignal, so wird in dem Speicherzellenfeld 2 ein Auffrischvorgang gestartet. Der Auffrischvorgang wird in dem Speicherbereich 3 durchgeführt, der durch die vom Auffrischadressengenerator 5 vorgegebene Auffrischadresse angegeben ist.

Der Auffrischadressengenerator 5 ist vorzugsweise so gestaltet, dass die Auffrischadresse inkrementiert wird, sobald ein Auffrischsignal von der Auffrischschaltung 4 an den Auffrischadressengenerator 5 weitergeleitet wird. Anstelle der Inkrementierung können auch beliebige andere Adressgenerierungsverfahren vorgesehen sein, wobei gewährleistet sein muss, dass alle möglichen Auffrischadressen zyklisch durchlaufen werden,

so dass jede der Speicherzellen aufgefrischt wird, bevor sie ihre Information verliert.

Das Auffrischsignal wird von einer Auffrischsteuerschaltung 7 generiert. Die Auffrischsteuerschaltung 7 ist mit einem Auffrischanforderungszähler 8 verbunden, der ein Auffrischanforderungssignal von einem Auffrischanforderungssignalgenerator 9 erhält. Der Auffrischanforderungssignalgenerator 9 erzeugt in vorbestimmten regelmäßigen Abständen ein Auffrischanforderungssignal, um anzuzeigen, dass ein Speicherbereich 3 des Speicherzellenfeldes 2 aufgefrischt werden soll. Die regelmäßigen Abstände sind so bemessen, dass die Zeit, die zum Auffrischen aller Speicherbereiche, die gemäß einem Auffrischanforderungssignal aufgefrischt werden sollen, innerhalb einer Zeit aufgefrischt werden, in der die in den Speicherzellen enthaltene Information in keinem Fall verloren geht. Das Auffrischanforderungssignal inkrementiert den Zählerstand des Auffrischzählers 8. Der Auffrischzähler 8 ist mit einer ersten Auffrischzählersignalleitung 10 und einer zweiten Auffrischzählersignalleitung 11 mit der Auffrischsteuerschaltung 7 verbunden. Wird der Auffrischzähler 8 inkrementiert, so wird dies durch das erste Auffrischzählersignal auf der ersten Auffrischzählersignalleitung 10 angezeigt. Wurde der Auffrischzähler 8 bereits um 1 inkrementiert und erfolgt eine erneute Inkrementierung aufgrund eines weiteren Auffrischanforderungssignals von dem Auffrischanforderungssignalgenerator 9, so wird ein zweites Auffrischzählersignal generiert, das über die zweite Auffrischzählersignalleitung 11 an die Auffrischsteuerschaltung 7 übermittelt wird.

Die Auffrischsteuerschaltung 7 generiert ein Auffrischsignal, um mit Hilfe der Auffrischschtaltung 4 einen Auffrischvorgang abhängig von der Anzahl der aufgelaufenen Auffrischanforderungssignale im Auffrischzähler 8, unmittelbar durchzuführen. Das Auffrischsignal wird generiert, wenn von der Auffrischsteuerschaltung 7 ein erstes Auffrischzählersignal empfangen wurde und wenn die Speicherschaltung gemäß einem Speicheraus-

wahlsignal deselektiert ist oder wenn das erste Auffrischzählersignal empfangen wurde und bei Selektierung der Speicherschaltung durch das Speicherauswahlsignal DS während eines Zugreifens auf das Speicherzellenfeld ein Auffrischen des Speicherbereiches 3 an einer Auffrischadresse möglich ist.

Wurde ein Auffrischsignal generiert, so wird dieses über die Auffrischsignalleitung 6 an den Auffrischanforderungszähler 8 geleitet, um diesen zu dekrementieren. Dadurch wird im Auffrischanforderungszähler 8 angezeigt, dass das Auffrischanforderungssignal zu einem Auffrischsignal geführt hat und somit ein Auffrischen eines der Speicherbereiche vorgenommen worden ist.

Das Speicherzellenfeld weist Speicherzellen (nicht gezeigt) auf, die über Wortleitungen und Bitleitungen adressierbar sind. Bei Adressieren einer Speicherzelle wird die Wortleitung aktiviert, wonach die Ladung der Speicherzellen auf die jeweiligen Bitleitungen fließen und diese nach ihrem Verstärken in den Ausleseverstärkern als Daten über die Bitleitungen ausgelesen werden können. Das Schreiben und Lesen von Daten auf Speicherzellen, die innerhalb einer Wortleitung liegen, erfordert keine erneute Aktivierung der Wortleitung und ist daher erheblich schneller als das Schreiben und Lesen von Daten, die auf verschiedenen Wortleitungen liegen. Denn bevor auf eine Speicherzelle an einer Wortleitung zugegriffen werden kann, wird die jeweilige Wortleitung aktiviert. Dieses Aktivieren erfolgt bei Zugriffen auf Speicherzellen einer Wortleitung nur einmal, bevor das Zugreifen auf die Speicherzellen der Wortleitung beginnt. Wird auf eine Speicherzelle an einer anderen Wortleitung zugegriffen, wird die vorherige Wortleitung deaktiviert und die neue Wortleitung aktiviert. Zwischen dem Deaktivieren der vorherigen Wortleitung und dem Aktivieren der neuen Wortleitung ist es möglich, einen Auffrischvorgang durchzuführen.

Aus diesem Grunde ist die Auffrischsteuerschaltung 7 ebenso wie ein Adressdecodierer 12, über den Wortleitungen und Bitleitungen adressiert werden können, auch mit den Adressleitungen zur Adressierung des Speicherzellenfeldes 2 verbunden.

- 5 Die Auffrischsteuerschaltung 7 ist somit in der Lage, festzustellen, ob ein Auffrischsignal über die Auffrischsignalleitung 6 an die Auffrischschaltung 4 gesendet werden darf ohne ein Zugreifen auf die Speicherzellen einer Wortleitung zu unterbrechen. Das Auffrischsignal wird also dann gesendet, wenn

- 10 nach einem Empfangen des ersten Auffrischzählersignals die Speicherschaltung über das Auswahlsignal DS ausgewählt bleibt und nach dem Empfangen des ersten Auffrischzählersignals ein Adresswechsel erfolgt, der das Aktivieren einer neuen Wortleitung erfordert.

- 15 Die Auffrischsteuerschaltung 7 sendet in jedem Fall ein Auffrischsignal über die Auffrischsignalleitung 6 an die Auffrischschaltung 4, wenn ein zweites Auffrischzählersignal über die zweite Auffrischzählersignalleitung 11 empfangen wurde, das angibt, dass in dem Auffrischzähler 8 ein weiteres

- 20 Auffrischanforderungssignal eingegangen ist, ohne dass das vorherige Auffrischanforderungssignal abgearbeitet werden konnte. In diesem Fall wird das Auffrischsignal auch dann gesendet, wenn auf Speicherzellen zugegriffen wird, die sich entlang einer Wortleitung befinden. Das Senden des Auffrisch-

- 25 signals an die Auffrischschaltung 4 unterbricht sofort den Schreib-/Lesevorgang auf das Speicherzellenfeld 2 und führt das Auffrischen durch. Dies erfolgt, indem der gerade durchgeführte Lese- oder Schreibzugriff auf eine Speicherzelle beendet wird, d.h. die betreffende Wortleitung deaktiviert wird

- 30 und anschließend eine Wortleitung zum Auffrischen aktiviert und anschließend deaktiviert wird. Erst dann kann der Schreib-/Lesezugriff auf das Speicherzellenfeld 2 durch Aktivieren der ursprünglichen oder einer neuen Wortleitung fortgesetzt werden.

Es wird dann in den ersten Betriebsmodus zurückgekehrt, wenn in der Zwischenzeit kein weiteres Auffrischanforderungssignal in dem Auffrischzähler 8 eingeht. Es wird in dem zweiten Betriebsmodus jedoch verblieben, wenn in der Zwischenzeit ein  
5 weiteres Auffrischanforderungssignal eingeht.

Auf diese Weise wird die Steuerung des PSRAMs so erweitert, dass zwei Betriebsarten unterschieden werden können. Die Betriebsarten sind der Normalbetrieb und ein Langsambetrieb. Im

Normalbetrieb wird eine Refresh-Anforderung erst dann be-  
10 dient, wenn der Chip deselektiert ist oder ein Zugriff gestartet wird, der ein Abarbeiten eines Auffrischzugriffs ohne Einschränkung auf den normalen Schreib-/Lesebetrieb erlaubt. Wird die Speicherschaltung innerhalb der Auffrischperiode nicht deselektiert und auch beim Zugreifen auf das Speicher-  
15 zellenfeld kein Wechsel der Wortleitung vorgenommen, wird auch kein Auffrischvorgang ausgeführt. Sobald jedoch ein zweites Auffrischanforderungssignal aufläuft, schaltet die Auffrischsteuerschaltung 7 in den Langsambetrieb um. Nun wird unabhängig vom aktuellen Zugriff ein Auffrischvorgang einge-  
20 fügt. Anschließend wird wieder in den Normalbetrieb zurückgekehrt, wenn zwischenzeitlich kein weiteres Auffrischanforderungssignal eingegangen ist.

Unter bestimmten in Applikationen sinnvollen Annahmen führt eine Unterbrechung eines Schreib-/Lesezugriffs, ausgelöst  
25 durch das Umschalten in den Langsambetrieb zu keinen Einschränkungen für den Anwender bzw. für die Systemumgebung, in der die Speicherschaltung betrieben wird. D.h., bei einem Lesezugriff werden gültigen Daten ausgelesen, bei einem Schreibzugriff werden Daten richtig geschrieben. Es kommt da-  
30 bei zu keinerlei Datenverlusten oder dem Lesen oder Schreiben von falschen Daten.

In Fig. 2 sind die Signalverläufe bei einem Umschalten von dem Normalbetrieb B1 in den Langsambetrieb B2 dargestellt. Das obere Signal entspricht dem Auffrischanforderungssignal

AAS, das in Form eines kurzen Pulses zu Beginn jeder durch den Auffrischanforderungssignalgenerator 9 generiert wird. Die Auffrischperiode beträgt beispielsweise 30 ns, in denen jeweils ein kurzer Puls generiert wird. Das Auffrischanforderungssignal inkrementiert den Auffrischzähler 8, dessen Zählerstand als zweites Signal Z dargestellt ist. Als drittes ist das Speicherauswahlsignal DS dargestellt, wobei die Speicherschaltung ausgewählt ist, wenn sich das Speicherauswahlsignal im Low-Zustand befindet.

---

10 Ursprünglich befindet sich die Auffrischsteuerschaltung 7 im Normalbetrieb B1 und bleibt im Normalbetrieb, wenn durch das erste Auffrischanforderungssignal AAS der Zählerstand des Auffrischzählers 8 auf "1" gesetzt wurde. Erst wenn der Zählerstand nicht durch das Auffrischsignal der Auffrischsteuerschaltung 7 dekrementiert wird und ein weiteres Auffrischanforderungssignal eingeht, so dass sich der Zählerstand auf "2" erhöht, wird in den zweiten Betriebsmodus B2, den Langsambetrieb, umgeschaltet.

20 In Fig. 3 ist dargestellt, wie in den Langsambetrieb B2 umgeschaltet wird und in den Normalbetrieb B1 zurückgekehrt wird, wenn während des Langsambetriebs B2 kein Wechsel der Wortleitungsadresse erfolgt. Das obere Signal ist das Speicherauswahlsignal DS, das zu Beginn in den Low-Zustand wechselt, wodurch die Speicherschaltung ausgewählt wird. Das nachfolgende  
25 Signal ist ein Schreibzugriffsaktivierungssignal WE, das vor einem Schreibzugriff auf Speicherzellen einer Wortleitung gesendet wird. Das Schreibzugriffsaktivierungssignal WE aktiviert eine Wortleitung, wenn es sich im Low-Zustand befindet.

30 Das folgende Signal gibt die anliegende Adresse A an, die sich je nach zugegriffener Speicherzelle während einer aktivierten Wortleitung ändern kann. Das vierte Signal zeigt den Zählerstand des Auffrischzählers 8.

Nachfolgend werden die zeitlichen Abschnitte angegeben, in der die Speichertätigkeit bezeichnet wird. Mit der fallenden Flanke des Schreibzugriffsaktivierungssignals WE wird die durch die Adresse angegebene Wortleitung aktiviert. Nun auf-

5 laufende Auffrischanforderungssignale inkrementieren nun den Auffrischzähler 8. Gestrichelt dargestellt ist eine normale Operation der Speicherschaltung, bei der in kürzeren Abständen als einer Auffrischperiode die Wortleitungen durch das Schreibzugriffsaktivierungssignal deaktiviert und wieder aktiviert werden. Die Speicherschaltung befindet sich in dem

10 Normalbetrieb B1. Ist der Zählerstand Z des Auffrischzählers 8 auf "1" und eine der Wortleitungen aufgrund eines Schreibzugriffsaktivierungssignals aktiviert und ergeht ein weiteres Auffrischanforderungssignal AAS, so ändert sich der Zähler-

15 stand des Auffrischzählers 8 auf "2". Dies bedeutet, dass zwei Auffrischanforderungssignale aufgelaufen sind, ohne dass diese abgearbeitet werden konnten. In diesem Fall wird innerhalb der Zeit  $T_c$  die Wortleitung geschlossen, obwohl evtl. weitere Speicherzellen auf der Wortleitung beschrieben werden

20 sollen. Nach dem Schließen der Wortleitung wird der Auffrischvorgang innerhalb der Zeit  $T_R$  durchgeführt, wozu die Auffrischsteuerschaltung 7 ein Auffrischsignal generiert. Dieses Auffrischsignal dekrementiert den Auffrischzähler 8. Wenn nach Beenden des Auffrischvorgangs im Speicherzellenfeld

25 2 der Auffrischzähler den Wert "1" hat, d.h., kein weiteres Auffrischanforderungssignal AAS ist während des Auffrischvorgangs, d.h. während der Zeiten  $T_R$  und  $T_c$ , generiert worden, so wird die Speicherschaltung im Normalbetrieb B1 weiterbetrie-

30 ben. D.h., es wird erneut die zuvor adressierte Wortleitung aktiviert, um den Schreibvorgang an den übrigen Speicherzellen fortzusetzen.

In Fig. 4 ist ein der Fig. 3 ähnliches Zeitdiagramm dargestellt. Es unterscheidet sich dadurch, dass während des Auffrischvorgangs eine neue Adresse A angelegt wird. In diesem

35 Fall wird nach Beendigung des Auffrischvorgangs gemäß der neuen Adresse die neue Wortleitung aktiviert, um den Schreib-



vorgang auf der neuen Wortleitung fortzusetzen. Die in Fig. 2 bis Fig. 4 angegebenen gelten im Wesentlichen auch für Lesezugriffe.

Für die Anwendungsumgebung ist die Verwendung einer solchen Speicherschaltung vorteilhaft, und unter bestimmten sinnvollen Annahmen führt eine Unterbrechung eines Schreib-/Lesezugriffs, ausgelöst durch das Umschalten in den Langsametrieb B2, zu keinen Einschränkungen für den Anwender.

---

10 Im Normalbetrieb generiert ein Prozessor Kommandos, Adressen und Daten mit einer bestimmten Frequenz, die viel größer ist als die Auffrischrate, d.h.  $1/\text{Auffrischperiode}$ , des PSRAMs. Bestimmte Kommandos erlauben das Einfügen eines Auffrischzugriffs. Z.B. erlaubt das Deselektieren der Speicherschaltung mit Hilfe des Signals  $DS = 1$  das Starten eines internen  
15 Auffrischzugriffs. Weitere Kommandos sind z.B. das Lesen/Schreiben auf eine neue PSRAM Wortleitungsadresse, wobei beim Wechsel der Wortleitungsadresse ebenfalls für den Anwender unsichtbar ein Auffrischvorgang ausgeführt werden kann. Die dafür benötigte Zeit wird von der Systemumgebung üblicherweise zugestanden. Der Normalbetrieb erlaubt somit die  
20 Abarbeitung eines Auffrischzugriffs innerhalb der erforderlichen Auffrischperiode.

Im Langsametrieb generiert der Prozessor Kommandos, Daten und Adressen mit einer Frequenz, die kleiner ist als die notwendige Auffrischrate. Die Schreib-/Lesedaten werden ebenfalls mit dieser Frequenz gesendet bzw. erwartet. Da ein Auffrischzugriff ca. 30 ns dauert, d.h. im Verhältnis viel kürzer dauert als ein Schreib-/Lesezugriff, der ca. 10  $\mu\text{s}$  dauert, kann ein Schreib-/Lesezugriff immer richtig begonnen  
30 bzw. abgeschlossen werden.

Ziel der Schaffung eines solchen PSRAMs ist es, eine Speicherschaltung zur Verfügung zu stellen, die im Wesentlichen kompatibel zu einem herkömmlichen statischen Speicher ist.

Ein solches PSRAM kann eingesetzt werden, ohne ein zusätzliche Hardware- und/oder Software-Anpassung für die Substitution von statischen Speichern in existierenden Systemen notwendig zu machen. Darüber hinaus ist es nicht notwendig, zusätzliche Timing-Restriktionen in der Spezifikation der Speicherschaltung zur Gewährleistung der Auffrischperiode vorzusehen.

In Fig. 5 ist ein Flussdiagramm des erfindungsgemäßen Verfahrens dargestellt. In einem Abfrageschritt S1 wird abgefragt, ob eine Auffrischanforderung erfolgt ist. Diese Anfrage wird so lange durchgeführt, bis das Auffrischanforderungssignal generiert wurde. In einem zweiten Abfrageschritt S2 wird festgestellt, ob die Speicherschaltung durch das Speicherauswahlsignal DS aktiviert ist oder nicht. Ist die Speicherschaltung nicht aktiviert, so wird das Auffrischen gemäß einem Auffrischsignal in einem Schritt S3 durchgeführt. Erfolgt das Auffrischanforderungssignal während die Speicherschaltung ausgewählt ist, so wird in einem Abfrageschritt S4 festgestellt, ob bei Lese- oder Schreibzugriffen ein Wechsel der Wortleitung erfolgt. Erfolgt ein Wechsel der Wortleitung, so wird nach dem Deaktivieren der Wortleitung das Auffrischen gemäß der Auffrischadresse in Schritt S3 durchgeführt. Erfolgt kein Wechsel der Wortleitung während des Zugreifens auf die Speicherschaltung, so wird in Abfrageschritt S5 festgestellt, ob ein weiteres Auffrischanforderungssignal ergangen ist. Die Abfrage nach dem Wechsel der Wortleitungsadresse wird entweder so lange ausgeführt, bis ein Wechsel der Wortleitungsadresse erfolgt ist oder bis ein weiteres Auffrischanforderungssignal ergangen ist. Ist ein weiteres Auffrischanforderungssignal ergangen, so wird der aktuelle Speicherzugriff durch Schließen der Wortleitung in einem Schritt S6 beendet. Anschließend wird der Auffrischvorgang gemäß dem Schritt S3 durchgeführt.

Ist während des Auffrischvorgangs in Schritt S3 ein weiteres Auffrischanforderungssignal aufgelaufen, so wird auch gemäß dem neuen Auffrischanforderungssignal ein Auffrischen durch-

geführt, ohne einen weiteren Speicherzugriff zuzulassen. Ist kein weiteres Auffrischanforderungssignal in dem Abfrageschritt S7 aufgelaufen, so wird, da der Auffrischzählerstand nur noch ein aufgelaufenes Auffrischanforderungssignal an-

5 zeigt, zu dem Abfrageschritt S2 zurückgesprungen.

---

---

## Patentansprüche

1. Speicherschaltung (1), insbesondere eine pseudostatische Speicherschaltung (1), die über ein Speicherauswahlsignal (DS) selektierbar ist, wobei die Speicherschaltung (1) Speicherbereiche (3) und eine Steuerschaltung aufweist, um einen Speicherbereich (3) der Speicherschaltung gemäß einem Auffrischanforderungssignal aufzufrischen,
- 
- wobei die Steuerschaltung in einem ersten Betriebsmodus ein
- 
- 10 Auffrischen des Speicherbereiches (3) an einer Auffrisch-  
adresse nach Empfangen des Auffrischanforderungssignals (AAS)  
durch Generieren eines Auffrischsignals durchführt, wenn die  
Speicherschaltung (1) deselektiert ist oder wenn bei Selektierung der Speicherschaltung (1) durch das Speicherauswahlsignal (DS) der Zugriff auf den Speicherbereich (3) vor dem
- 15 Generieren eines weiteren Auffrischanforderungssignals beendet ist,  
wobei die Steuerschaltung in einem zweiten Betriebsmodus ein  
Zugreifen auf den Speicherbereich (3) zum Schreiben und Aus-
- 20 lesen von Daten unterbricht und ein Auffrischen des Speicherbereichs durch Generieren eines Auffrischsignals durchführt, wenn die Speicherschaltung (1) selektiert ist und vor Beenden des Zugreifens auf den Speicherbereich (3) nach dem Auffrischanforderungssignal (3) ein weiteres Auffrischanforderungssignal (AAS) empfangen wird.
- 25
2. Speicherschaltung (1) nach Anspruch 1, wobei die Steuerschaltung eine Auffrischschaltung (4) umfasst, um Speicherbereiche (3) an vorgegebenen Auffrischadressen abhängig von dem Auffrischsignal zum Erhalt der gespeicherten Information auf-
- 30 zufrischen.
3. Speicherschaltung (1) nach Anspruch 1 oder 2, wobei die Steuerschaltung einen Auffrischanforderungszähler (8), der durch das Auffrischanforderungssignal (AAS) inkrementierbar ist, und eine Auffrischsteuerschaltung (7), um abhängig von

dem Zählerstand des Auffrischanforderungszählers (8) das Auffrischsignal zu generieren.

4. Speicherschaltung (1) nach einem der Ansprüche 1 bis 3, wobei die Steuerschaltung eine Auffrischanforderungsschaltung (9) umfasst, die mit dem Auffrischanforderungszähler (8) verbunden ist, um ein Auffrischanforderungssignal (AAS) zu vorgegebenen Zeiten zu generieren.
- 

- 10 5. Speicherschaltung (1) nach Anspruch 3 bis 4, wobei die Auffrischsteuerschaltung (7) ein Auffrischsignal generiert, wenn ein Auffrischanforderungssignal (AAS) empfangen wurde und die Speicherschaltung (1) deselektiert ist oder bei Selektierung der Speicherschaltung (1) durch das Speicherauswahlsignal (DS) während eines Zugreifens auf die Speicherschaltung (1) ein Auffrischen des Speicherbereichs (3) an einer Auffrischadresse möglich ist, oder wenn die Speicherschaltung (1) selektiert ist und vor Beenden des Zugreifens auf den Speicherbereich (3) ein weiteres Auffrischanforderungssignal (AAS) empfangen wird.
- 

- 20 6. Speicherschaltung (1) nach einem der Ansprüche 3 bis 5, wobei der Auffrischanforderungszähler (AAS) geeignet ist, um ein erstes Auffrischzählersignal und ein zweites Auffrischzählersignal an die Auffrischsteuerschaltung (7) zu senden.

- 25 7. Speicherschaltung (1) nach einem der Ansprüche 3 bis 6, wobei die Auffrischsteuerschaltung (7) mit dem Auffrischanforderungszähler (8) verbunden ist, um beim Generieren des Auffrischsignals den Auffrischanforderungszähler (8) zu dekrementieren.

- 30 8. Speicherschaltung nach einem der Ansprüche 1 bis 7, wobei der Speicherbereich (3) eine Wortleitung der Speicherschaltung (1) aufweist.

9. Verfahren zum Betreiben einer Speicherschaltung (1), insbesondere zum Betreiben einer pseudostatischen Speicherschaltung, wobei in einem ersten Betriebsmodus ein Auffrischen eines Speicherbereiches (3) an einer Auffrischadresse

5 nach Empfangen eines Auffrischanforderungssignals (AAS) durchgeführt wird, wenn die Speicherschaltung deselektiert ist oder wenn bei einem Auswählen der Speicherschaltung (1) das Zugreifen auf den Speicherbereich vor dem Empfangen eines weiteren Auffrischanforderungssignals (AAS) beendet ist,

10 wobei in einem zweiten Betriebsmodus ein Zugreifen auf den Speicherbereich (3) zum Schreiben und Auslesen von Daten unterbrochen wird und ein Auffrischen des Speicherbereichs (3) durchgeführt wird, wenn die Speicherschaltung (1) selektiert ist und vor Beenden des Zugreifens auf den Speicherbereich  
15 (3) ein weiteres Auffrischanforderungssignal (AAS) empfangen wird.

## Zusammenfassung

## Pseudostatische Speicherschaltung

Speicherschaltung (1), insbesondere eine pseudostatische  
5 Speicherschaltung, die über ein Speicherauswahlsignal (DS)  
selektierbar ist, wobei die Speicherschaltung (1) Speicherbe-  
~~reiche (3) und eine Steuerschaltung aufweist, um einen Spei-~~  
~~cherbereich der Speicherschaltung (1) gemäß einem Auffrisch-~~  
~~anforderungssignal (AAS) aufzufrischen, wobei die Steuer-~~  
10 schaltung in einem ersten Betriebsmodus ein Auffrischen des  
Speicherbereiches (3) an einer Auffrischadresse nach Empfan-  
gen des Auffrischanforderungssignals (AAS) durch Generieren  
eines Auffrischsignals durchführt, wenn die Speicherschaltung  
(1) deselektiert ist oder wenn bei Selektierung der Speicher-  
15 schaltung (1) durch das Speicherauswahlsignal (DS) der  
Zugriff auf den Speicherbereich (3) vor dem Generieren eines  
weiteren Auffrischanforderungssignals (AAS) beendet ist, wo-  
bei die Steuerschaltung in einem zweiten Betriebsmodus ein  
Zugreifen auf den Speicherbereich (3) zum Schreiben und Aus-  
20 lesen von Daten unterbricht und ein Auffrischen des Speicher-  
bereiches (3) durch Generieren eines Auffrischsignals durch-  
führt, wenn die Speicherschaltung (1) selektiert ist und vor  
Beenden des Zugreifens auf den Speicherbereich (3) ein weite-  
res Auffrischanforderungssignal (AAS) empfangen wird.

25

Figur 1

Figur für die Zusammenfassung

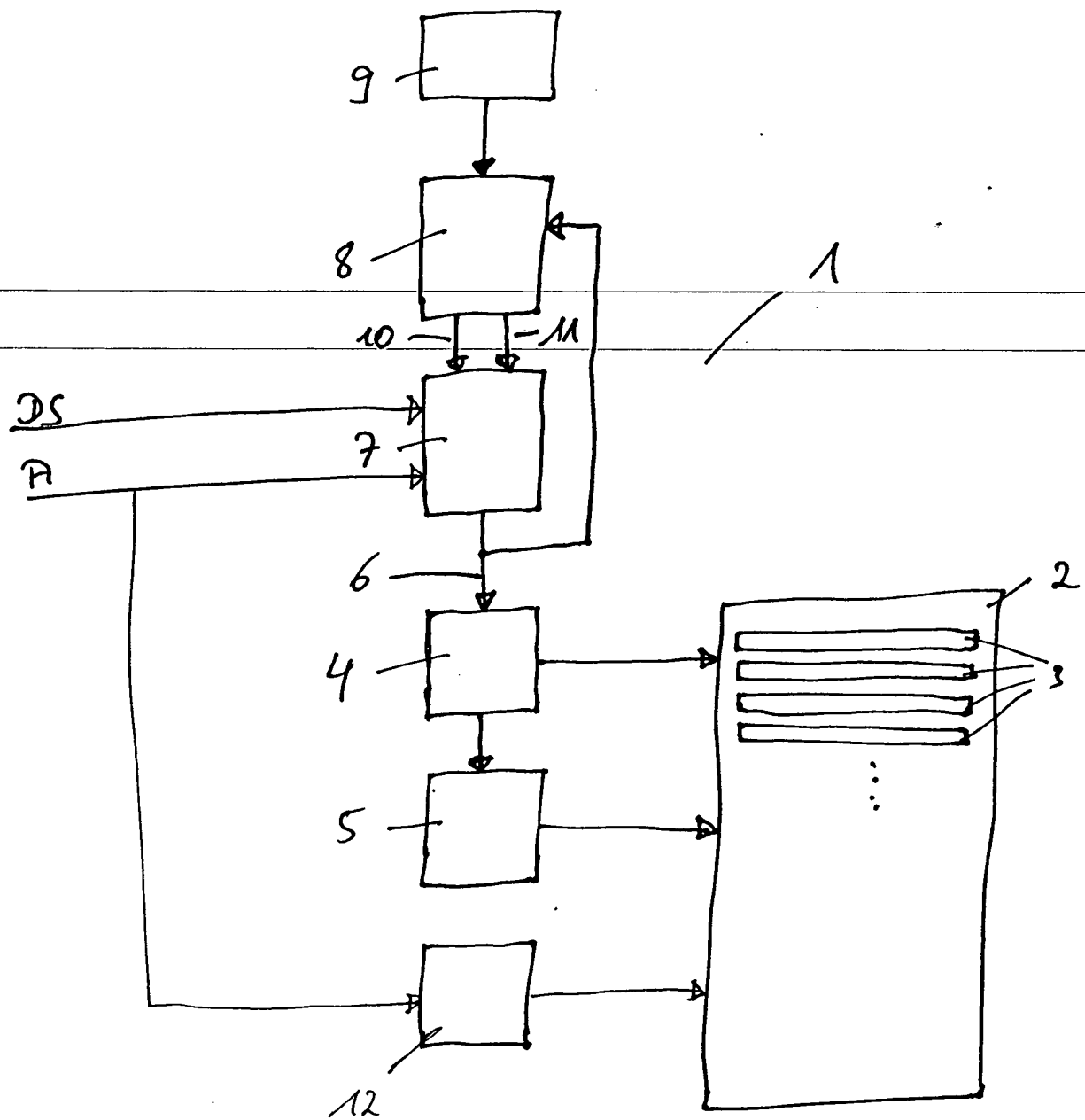


Fig. 1



## Bezugszeichenliste

	1	Speicherschaltung
	2	Speicherzellenfeld
	3	Speicherbereiche
5	4	Auffrischschtaltung
	5	Auffrischadressgenerator
	6	Auffrischsignalleitung
<hr/>		
	7	Auffrischsteuerschaltung
<hr/>		
	8	Auffrischzähler
10	9	Auffrischanforderungssignalgenerator
	10	erste Auffrischzählerleitung
	11	zweite Auffrischzählerleitung
	12	Adressdecoder
	DS	Speicherauswahlsignal
15	A	Adresssignal
	AAS	Auffrischanforderungssignal
	Z	Zählerstand

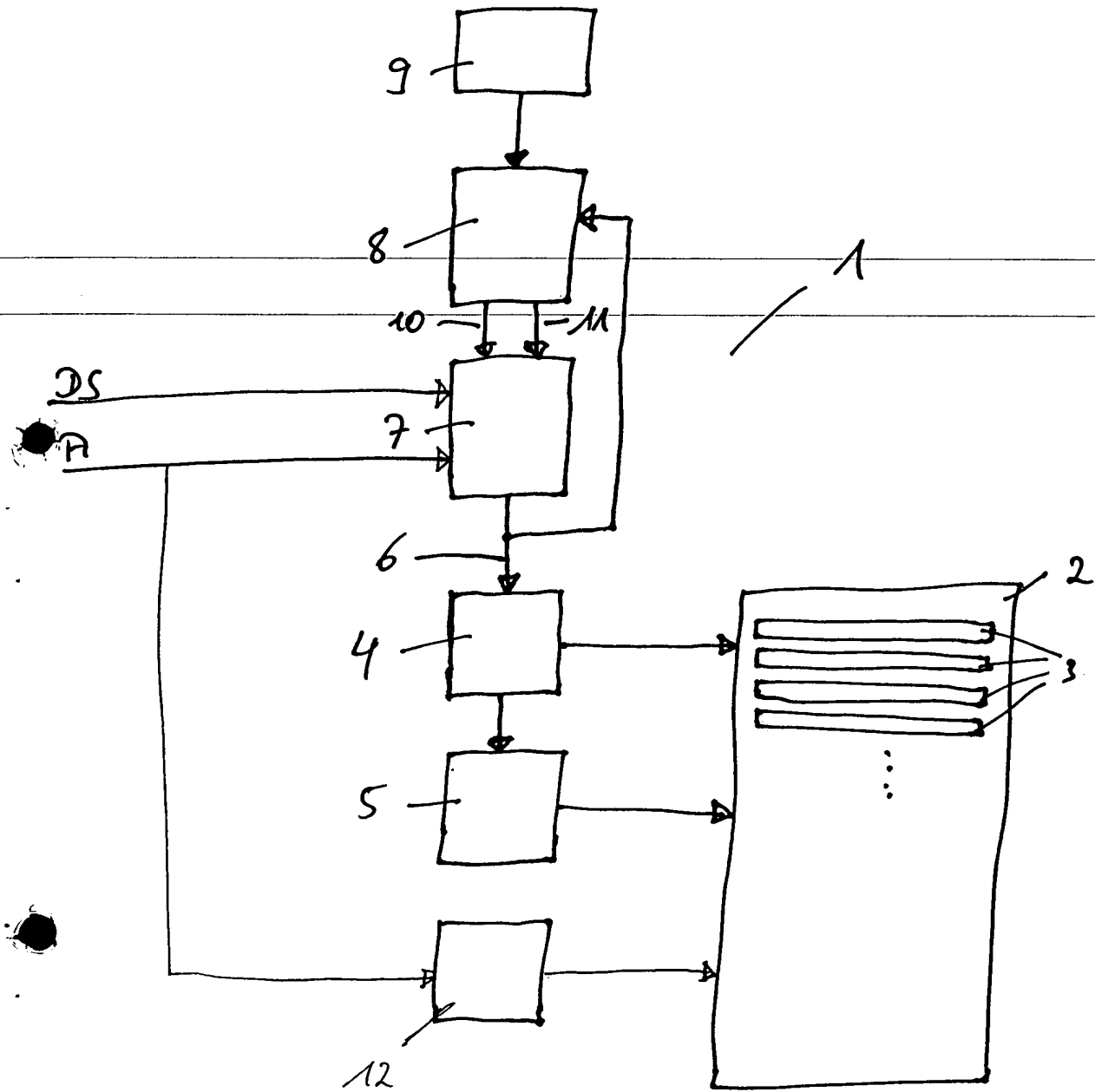


Fig. 1

2/3

AAS

Z

DS

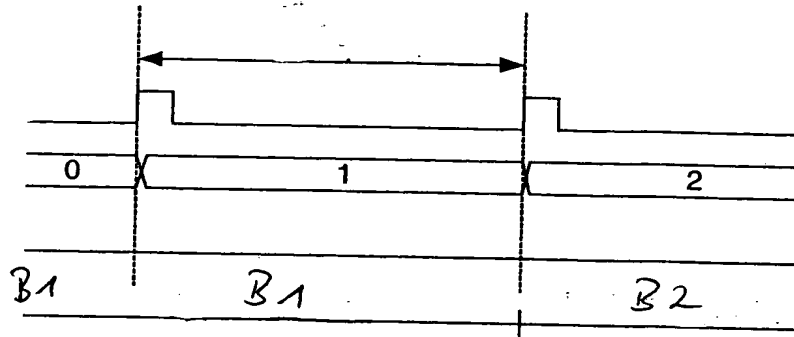


Fig. 2

DS

WE

A

Z

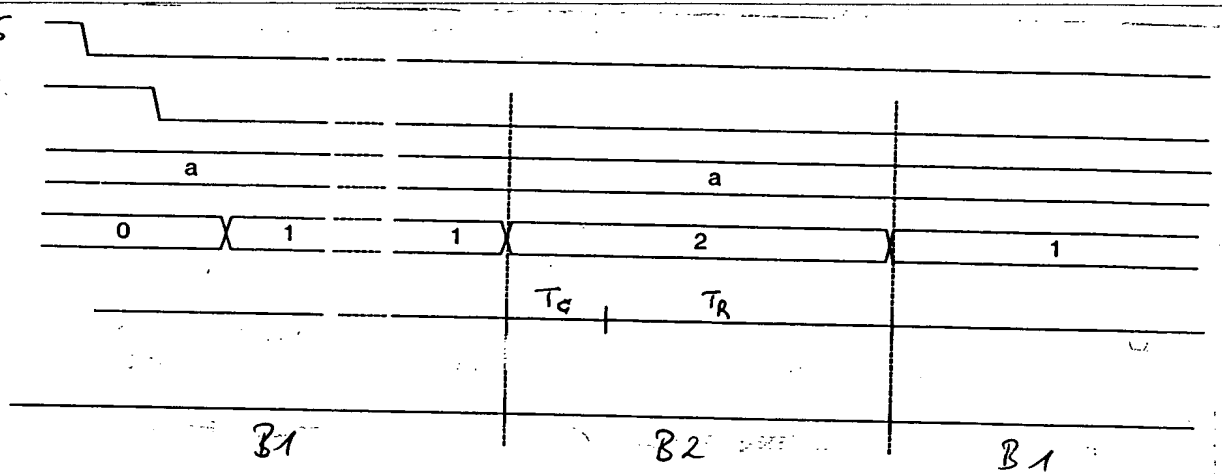


Fig. 3

DS

WE

A

Z

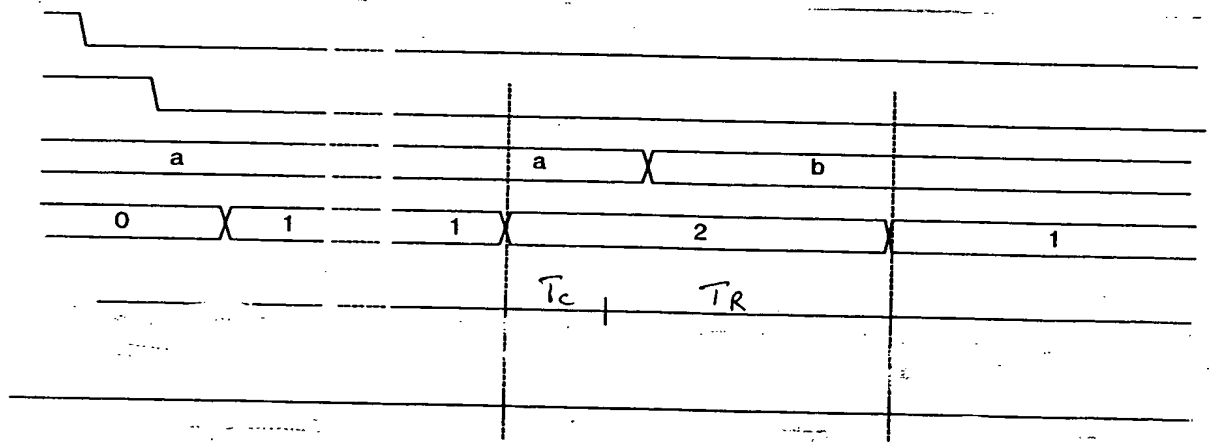


Fig. 4

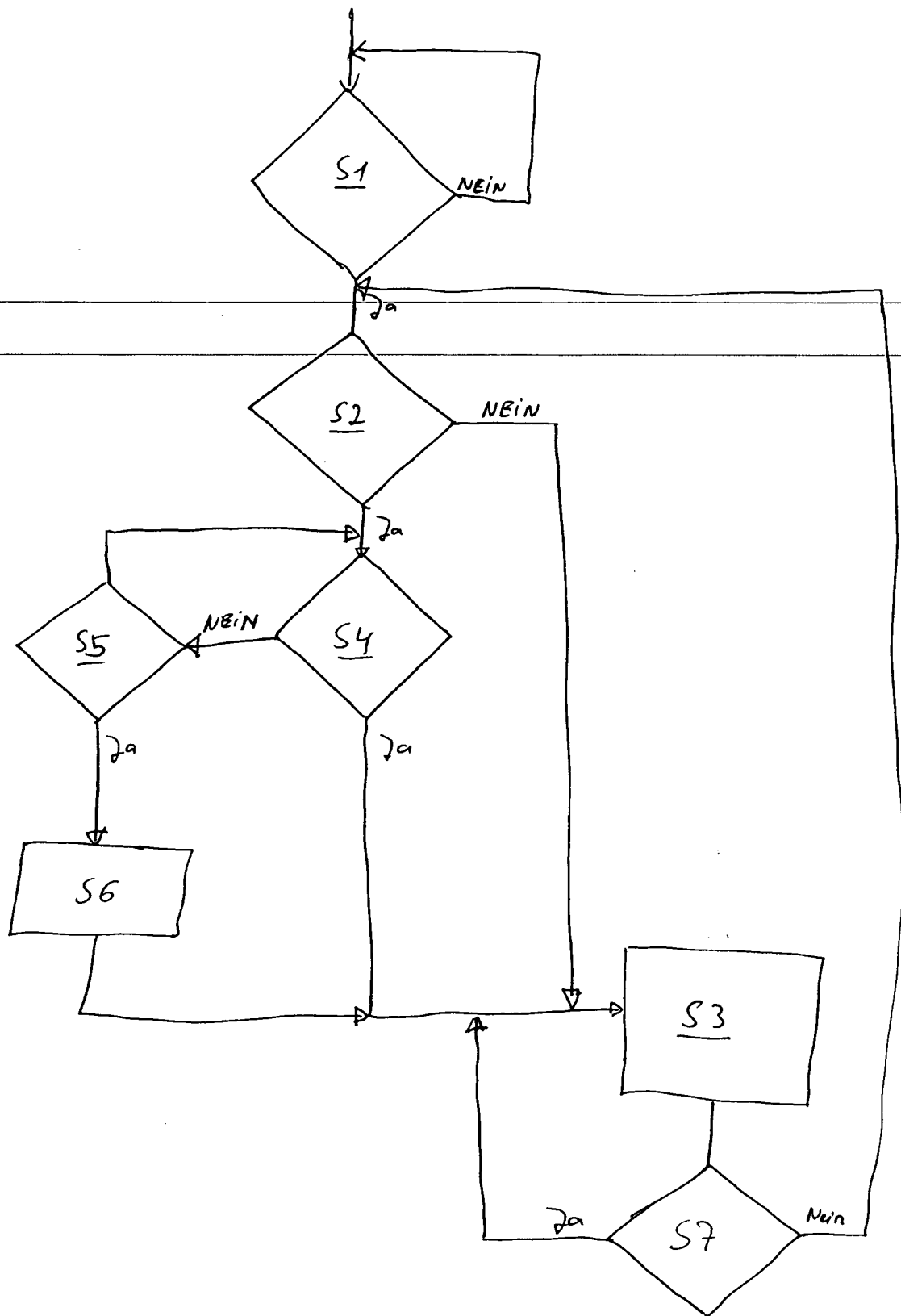


Fig. 5